NOMBRE DEL MODULO: multiplexor

DESCRIPCIÓN DE LA APLICACIÓN:

Con esta herramienta se puede observar el comportamiento de un multiplexor que selecciona 1 de las múltiples entradas (2 o 4 en este caso) en función de las señales de control. El compEste simulador facilita la compresión del formato IEEE-754 simple precisión para la representación de número reales. A partir de un número entero fraccionario expresado en binario multiplicado por su base elevada a un determinado exponente, el simulador genera su representación IEEE-754 equivalente en binario (32 bits). También se muestra su representación en hexadecimal. Se puede elegir diferentes números binarios, positivos o negativos, y diferentes valores para el exponente base 2.

DESCRIPCIÓN DE LOS PARÁMETROS DE ENTRADA-SALIDA:

Casillas 1: “2 entradas; 4 entradas”: Selecciona si el número de entradas del multiplexor es de 2 o de 4.

Casilla 2: “Multiplexor de buses”: Permite que las entradas del multiplexor sea de 1 ó de varios bits (bus). En este último caso, se activan dos nuevas casillas

Casilla 3: “Detalla Mux”: con la que se puede comprobar la estructura interna del multiplexor.

Casilla 4: “Número de bits”: para elegir el número de bits permitidos para cada una de las entradas.

Casilla 5: “Bits de control”: son las señales de control del mutiplexor, que sirven para seleccionar cuál de las entradas se mostrará en la salida.

Casilla 6: “con retraso”: cuando se activa, se genera un retardo en la generación de la salida al cambiar las entradas y/o las señales de control.

Con la combinación de todas esas casillas, el simulador generará la salida correspondiente.